Igor Amaral 15.00588-7

Rodrigo Franciozi 14.04014-0

ARM:

-Processador 600MHz

-Registrador +256

-Cache 32kb

-DDR3

-Pipeline de 4 a 10

-Acesso de dados via registradores

-Tamanho de instrução fixo

-3 ou menos modos de endereçamento

-Altamente paralelizado

-Três operandos de registradores(R1, R2, R3)

CISC:

-Processador +1GHz

-Registrador 6 a 16

-Cache 8kb

-DDR2

-Pipeline de 20 a 30

-Acesso de dados via memória

-Tamanho de instrução variável

-4 ou mais modos de endereçamento

-Fracamente paralelizado

-Um ou dois operandos de registradores(R1, R2)